

納入仕様書

仕様書番号

発行日 2025 年 9 月

御中

Non-Controlled Copy

貴社品名

弊社品名

高耐圧積層セラミックチップコンデンサ(導電性樹脂電極品)
テーピング仕様【RoHS2 対応品】
C3225, C4520, C4532 タイプ
COG, X7R 特性

表紙にご署名または記名捺印の上、納入仕様書を TDK 担当者までご返却下さい。
本納入仕様書のご返却なくご注文を頂いた場合は、貴社にて本仕様書が受領されたものと判断いたします。

受領印欄

受領日 年 月 日

TDK株式会社
販売
電子部品営業本部

技術
電子部品ビジネスカンパニー
セラミックコンデンサビジネスグループ

責任者	担当者

責任者	確認者	担当者

適用範囲

本納入仕様書は_____殿へ納入する
積層セラミックチップコンデンサ（導電性樹脂電極品）に適用します。

生産拠点

本納入仕様書に定める製品の生産拠点はT D K株式会社， T D K（蘇州）電子有限公司，
TDK Components U.S.A., Inc. とする。

製品名称

本納入仕様書に定める製品の名称はC◇◇◇◇○○○△△□□×T※※※Sとする。

関連規格

JIS	C 5101-1：2010	電子機器用固定コンデンサ第1部：品目別通則
	C 5101-21：2014	電子機器用固定コンデンサ第21部：品種別通則：表面実装用固定積層磁器コンデンサ種類1
	C 5101-22：2014	電子機器用固定コンデンサ第22部：品種別通則：表面実装用固定積層磁器コンデンサ種類2
	C 0806-3：2014	自動実装用部品の包装－第3部：表面実装部品の連続テープによる包装
JEITA	RCR-2335 C 2014	電子機器用固定磁器コンデンサの安全アプリケーションガイド

記載項目

- 1. 品名およびその構成
- 2. 公称静電容量と容量許容差の組み合わせ
- 3. 使用温度範囲
- 4. 保存条件と保存期間
- 5. 実装基板
- 6. 廃棄処理について
- 7. 性能
- 8. 内部構造図および使用材料
- 9. 導電性樹脂電極品における注意事項
- 10. 包装
- 11. 推奨条件
- 12. はんだ付け条件
- 13. 使用上の注意
- 14. テーピング仕様

『お断り』

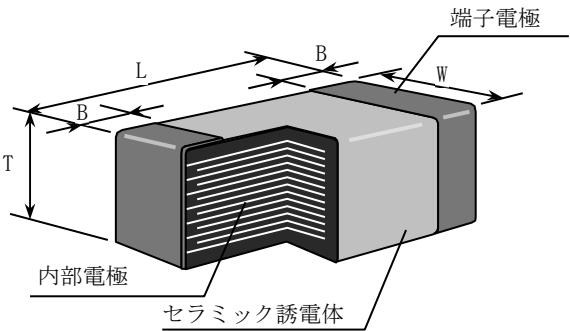
製品仕様に疑義を生じた場合は、本納入仕様書を優先し、双方の関係部署間で協議を行った上で、
文書による仕様変更で確認する事とします。
本納入仕様書はコンデンサ単品の品質を保証するものであり、ご使用に際しましては貴社製品に実
装された状態で必ず評価及び確認をして下さい。
本納入仕様書の範囲を超えて、本製品をご使用された事によって発生した不具合につきましては、
弊社では保証いたしかねます事をご了承願います。

事業部	作成日	仕様書番号
セラミックコンデンサ ビジネスグループ	2025年 9月	

1. 品名およびその構成

(例) C 4 5 3 2 X 7 R 3 D 2 2 2 K T ※※※※S
 (1) (2) (3) (4) (5) (6) (7)

(1) 形名を表す。



形 名	寸 法 (mm)			
	L	W	T	B
C3225	$3.20^{+0.50}_{-0.40}$	2.50 ± 0.30	$2.00^{+0.30}_{-0.20}$	0.20 min.
			$2.30^{+0.30}_{-0.20}$	
C4520	$4.50^{+0.50}_{-0.40}$	$2.00^{+0.30}_{-0.20}$	1.30 ± 0.20	0.20 min.
C4532	$4.50^{+0.50}_{-0.40}$	3.20 ± 0.40	1.30 ± 0.20	0.20 min.
			2.50 ± 0.30	

* 品名の詳細につきましては、TDK webをご参照下さい。

(2) 静電容量温度特性を表す。

* 詳細は、7. 性能 (表-1) の番号 6, 7 による。

(3) 定格電圧を表す。

記 号	電 圧
3 F	DC 3kV
3 D	DC 2kV
3 A	DC 1kV

(4) 公称静電容量値を表す。

公称静電容量を表す記号は、3 数字で表す。第 1 及び第 2 数字はピコファラド (pF) 単位とした公称静電容量の有効数字とし、第 3 数字は、これに続く零の数を表す。

(例)

記 号	静電容量値
222	2,200pF

(5) 静電容量許容差を表す。

記号	許容差
J	± 5 %
K	± 10 %

(6) 包装形態を表す。

記 号	包装形態
T	テーピング

(7) 弊社識別記号を表す。

※※※ S

└── S : 導電性樹脂電極品

└── 識別記号は、弊社管理上の都合により予告なく変更される場合があります。

2. 公称静電容量と容量許容差の組み合わせ

種類	特性	静電容量許容差	公称静電容量値
1	C0G	J (± 5 %) K (± 10 %)	E-12 シリーズ
2	X7R	K (± 10 %)	E-3 シリーズ

E シリーズ

標準数	適用数値											
E-3	1.0				2.2				4.7			
E-12	1.0	1.2	1.5	1.8	2.2	2.7	3.3	3.9	4.7	5.6	6.8	8.2

3. 使用温度範囲

最低使用温度	最高使用温度	基準温度
-55℃	125℃	25℃

4. 保存条件と保存期間

保存温度	保存湿度	保存期間
5～40℃	20～70%RH	納入後 6 ヶ月以内

5. 実装基板

アルミニウム基板に実装された場合, 熱ストレスを大きく受けますので特別な配慮が必要となります。

実装基板としてアルミニウム基板をご使用される際は「別仕様」になりますので必ずご連絡頂きますようお願い申し上げます。

6. 廃棄処理について

当製品は, 廃棄物の処理及び清掃に関する法律に準拠し処理されるようお願いいたします。

7. 性能

表-1

No.	性能項目		性 能	試験方法および条件																				
1	外 観		著しい異常のないこと。	拡大鏡（3 倍）による。																				
2	絶縁抵抗		10, 000MΩ 以上。	測定電圧：DC500V 電圧印加時間：60s.																				
3	耐電圧		絶縁破壊および破損のないこと。	印加電圧：定格電圧の 1.2 倍 印加時間：1s. 充放電電流は 50mA 以下																				
4	静電容量		規定された許容差内にあること。	<table><tr><td colspan="3">《種類 1》</td></tr><tr><td>静電容量</td><td>測定周波数</td><td>測定電圧</td></tr><tr><td>1, 000pF 以下</td><td>1MHz±10%</td><td rowspan="2">0.5～5 Vrms.</td></tr><tr><td>1, 000pF を 超えるもの</td><td>1kHz±10%</td></tr><tr><td colspan="3">《種類 2》</td></tr><tr><td colspan="2">測定周波数</td><td>測定電圧</td></tr><tr><td colspan="2">1kHz±10%</td><td>1.0±0.2 Vrms.</td></tr></table>	《種類 1》			静電容量	測定周波数	測定電圧	1, 000pF 以下	1MHz±10%	0.5～5 Vrms.	1, 000pF を 超えるもの	1kHz±10%	《種類 2》			測定周波数		測定電圧	1kHz±10%		1.0±0.2 Vrms.
《種類 1》																								
静電容量	測定周波数	測定電圧																						
1, 000pF 以下	1MHz±10%	0.5～5 Vrms.																						
1, 000pF を 超えるもの	1kHz±10%																							
《種類 2》																								
測定周波数		測定電圧																						
1kHz±10%		1.0±0.2 Vrms.																						
5	Q (損失係数) tan δ (誘電正接)	種類 1 種類 2	詳細につきましては、TDK web を ご参照下さい。	測定条件は、番号 4 の静電容量に準ずる。																				
6	静電容量 温度特性 (温度係数)	種類 1			<table><tr><td>特性</td><td>温度係数(ppm/℃)</td></tr><tr><td>COG</td><td>0 ± 30</td></tr><tr><td colspan="2">静電容量のずれ</td></tr><tr><td colspan="2">±0.2%以内</td></tr></table>	特性	温度係数(ppm/℃)	COG	0 ± 30	静電容量のずれ		±0.2%以内		温度係数の算出は 25℃と 85℃の 2 点の測定 値により決定する。 25℃より低い温度の測定点は-10℃および -25℃の 2 点とする。										
特性	温度係数(ppm/℃)																							
COG	0 ± 30																							
静電容量のずれ																								
±0.2%以内																								
7	静電容量 温度特性	種類 2	<table><tr><td>静電容量変化率(%)</td></tr><tr><td>印加電圧なし</td></tr><tr><td>X7R ： ±15</td></tr></table>	静電容量変化率(%)	印加電圧なし	X7R ： ±15	測定段階は下表により、それぞれの段階温度 の熱平衡に達してから測定する。 基準温度は段階 3 とする。 <table><tr><td>段階</td><td>温度(℃)</td></tr><tr><td>1</td><td>基準温度±2</td></tr><tr><td>2</td><td>最低使用温度±2</td></tr><tr><td>3</td><td>基準温度±2</td></tr><tr><td>4</td><td>最高使用温度±2</td></tr></table> 最低、最高使用温度および基準温度につつま しては、 3. 使用温度範囲をご参照下さい。 測定電圧は、営業担当者へお問い合わせ ください。	段階	温度(℃)	1	基準温度±2	2	最低使用温度±2	3	基準温度±2	4	最高使用温度±2							
静電容量変化率(%)																								
印加電圧なし																								
X7R ： ±15																								
段階	温度(℃)																							
1	基準温度±2																							
2	最低使用温度±2																							
3	基準温度±2																							
4	最高使用温度±2																							

表－１ のつづき

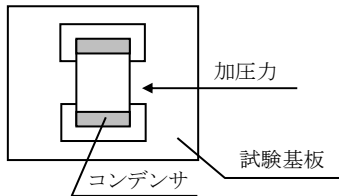
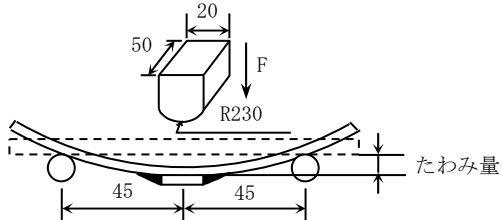
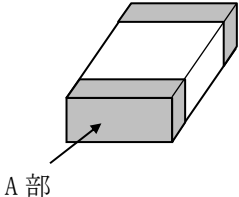
No.	性能項目		性 能	試験方法および条件
8	端子電極固着強度		端子電極の剥離, セラミックの切断および微候がないこと。	試料を付図－２に示す試験基板にリフロー方式にてはんだ付けを行う。試料側面の中央に, 試験基板の水平方向に加圧治具で加圧力を徐々に加える。 加圧力：5N 保持時間：10±1s. 
9	たわみ	外 観	機械的損傷のないこと。	試料を付図－１に示す試験基板にリフロー方式にてはんだ付けを行い, 5mm たわませる。(ただし, C4520, C4532 タイプは 2mm とする。)  (単位：mm)
10	はんだ付け性		端子電極部分の 75%以上新しいはんだで覆われていること。 25%はピンホールやラフスポット (粗い点) があってもよいが 1ヶ所に集中しないこと。 電極部分のはがれ, または溶解による A 部にセラミック素地の露出がないこと。 	はんだ種類：Sn-3.0Ag-0.5Cu フラックス：ロジン (JIS K 5902) のイソプロピルアルコール (JIS K 8839) 溶液として濃度はロジン約 25%(重量比) はんだ温度：245±5℃ 浸せき時間：3±0.3s. 浸せき位置：端子電極が隠れるところまで

表-1 のつづき

No.	性能項目		性 能		試験方法および条件															
11	はんだ耐熱性	外 観	クラックの発生がなく端子電極には60%以上はんだが付いていること。		はんだ種類：Sn-3.0Ag-0.5Cu フラックス：ロジン(JIS K 5902)のイソプロピルアルコール(JIS K 8839)溶液として濃度はロジン約25%(重量比) はんだ温度：260±5℃ 浸せき時間：10±1s. 浸せき位置：端子電極が隠れるところまで 予熱条件：温度 — 110～140℃ 時間 — 30～60s. 試験後の測定は常温常湿中に 種類1：6～24h 種類2：24±2h 放置後とする。															
		静電容量	特 性			試験前の値に対する変化														
			種類1	COG		± 2.5 % 以内														
			種類2	X7R		± 7.5 % 以内														
		Q 種類1	初期規格を満足すること。																	
		tan δ 種類2	初期規格を満足すること。																	
		絶縁抵抗	初期規格を満足すること。																	
耐電圧	絶縁破壊および破損のないこと。																			
12	耐振性	外 観	機械的損傷のないこと。		周 波 数：10～55～10Hz 往復掃引時間：1min. 全 振 幅：1.5mm 互いに垂直な3方向に2hずつ(計6h)行う。 試料を付図－2に示す試験基板にリフロー方式にてはんだ付けする。															
		静電容量	特性			試験前の値に対する変化														
			種類1	COG		± 2.5 % 以内														
			種類2	X7R		± 7.5 % 以内														
		Q 種類1	初期規格を満足すること。																	
tan δ 種類2	初期規格を満足すること。																			
13	温度サイクル	外 観	機械的損傷のないこと。		下表に示す1～4各段階の温度に,順次規定時間放置する。 温度サイクル：5サイクル <table><tr><th>段階</th><th>温度(℃)</th><th>時間(min.)</th></tr><tr><td>1</td><td>最低使用温度±3</td><td>30 ± 3</td></tr><tr><td>2</td><td>常 温</td><td>2 ～ 5</td></tr><tr><td>3</td><td>最高使用温度±2</td><td>30 ± 2</td></tr><tr><td>4</td><td>常 温</td><td>2 ～ 5</td></tr></table> 最低, 最高使用温度につきましては,3. 使用温度範囲をご参照下さい。 試験後の測定は常温常湿中に 種類1：6～24h 種類2：24±2h 放置後とする。 試料を付図－2に示す試験基板にリフロー方式にてはんだ付けする。	段階	温度(℃)	時間(min.)	1	最低使用温度±3	30 ± 3	2	常 温	2 ～ 5	3	最高使用温度±2	30 ± 2	4	常 温	2 ～ 5
		段階	温度(℃)	時間(min.)																
		1	最低使用温度±3	30 ± 3																
		2	常 温	2 ～ 5																
		3	最高使用温度±2	30 ± 2																
		4	常 温	2 ～ 5																
		静電容量	特性			試験前の値に対する変化														
種類1	COG		営業担当者へお問い合わせください																	
種類2	X7R																			
Q 種類1	初期規格を満足すること。																			
tan δ 種類2	初期規格を満足すること。																			
絶縁抵抗	初期規格を満足すること。																			
耐電圧	絶縁破壊および損傷のないこと。																			

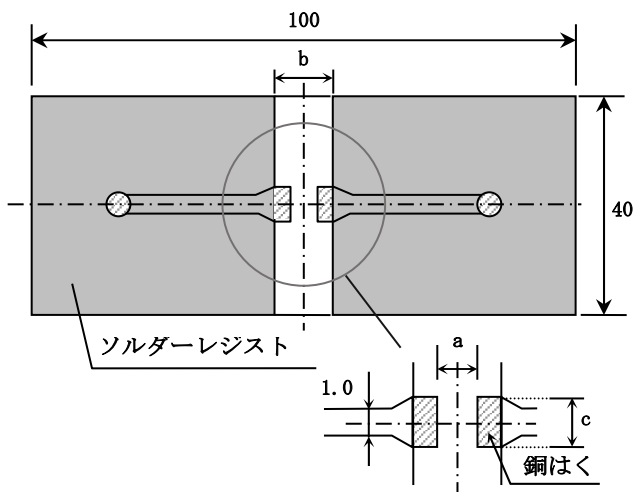
表－１ のつづき

No.	性能項目		性 能		試験方法及び条件	
14	耐湿性 (定常状態)	外 観	機械的損傷のないこと。		試験温度：40±2℃ 試験湿度：90～95%RH 試験時間：500 +24, 0h 試験後の測定は常温常湿中に 種類 1：6～24h 種類 2：24±2h 放置後とする。 試料を付図－2 に示す試験基板に リフロー方式にてはんだ付けする。	
		静電容量	特 性			試験前の値に対する変化
			種類 1	COG		営業担当者へお問い合わせください
			種類 2	X7R		
			Q 種類 1	350 以上		
		tan δ 種類 2	初期規格の 200%以下			
		絶縁抵抗	1, 000MΩ 以上。			
15	高温負荷	外 観	機械的損傷のないこと。		試験温度：最高使用温度±2℃ 印加電圧：営業担当者へお問い合わせください 試験時間：1, 000 +48, 0h 充放電電流：50mA 以下 試験後の測定は常温常湿中に 種類 1：6～24h 種類 2：24±2h 放置後とする。 試料を付図－2 に示す試験基板に リフロー方式にてはんだ付けする。 初期値設定：種類 2 のみに適用 電圧処理《規定された試験温度 および印加電圧，1h》後，常温 常湿中に 24±2h 放置し測定。	
		静電容量	特性			試験前の値に対する変化
			種類 1	COG		営業担当者へお問い合わせください
			種類 2	X7R		
			Q 種類 1	350 以上		
		tan δ 種類 2	初期規格の 200%以下			
		絶縁抵抗	1, 000MΩ 以上。			

*表－１の No. 7, 11, 12, 13, 14 の種類 2 のコンデンサの初期値測定は 150 0, -10℃の温度で 1h 熱処理を行い，常温常湿中に 24±2h 放置後とする。

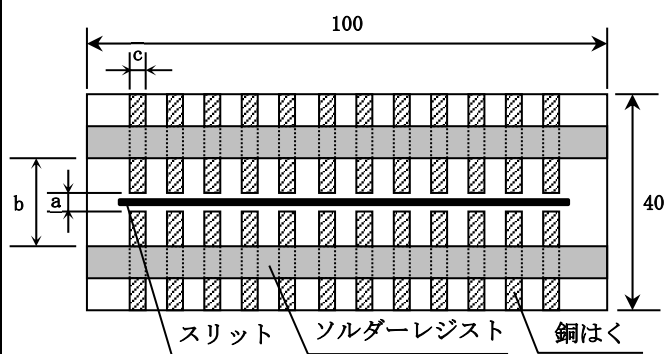
付図－ 1

たわみ試験用基板



付図－ 2

プリント基板設計図



(単位：mm)

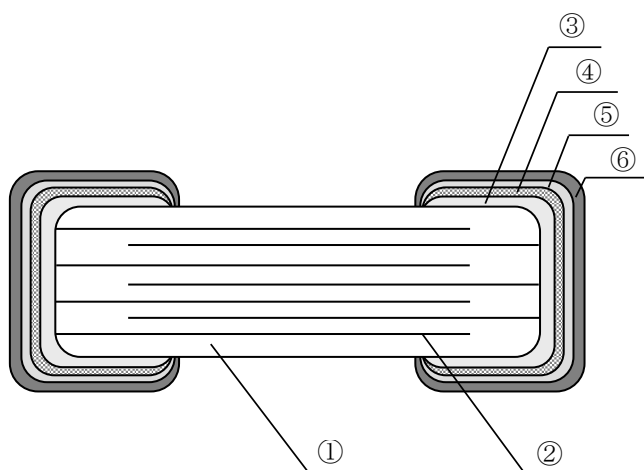
記号 形名	記号		
	a	b	c
C3225	2.2	5.0	2.9
C4520	3.5	7.0	2.5
C4532	3.5	7.0	3.7

- 1. 材質：ガラス布基材エポキシ樹脂(JIS C 6484 に規定の種類 GE4 相当)
- 2. 板厚：1.6mm

 銅はく(厚み 0.035mm)

 ソルダーレジスト

8. 内部構造図および使用材料



No.	呼 称	材 料	
		種類 1	種類 2
①	誘 電 体	CaZrO ₃	BaTiO ₃
②	内部電極	ニッケル(Ni)	
③	端子電極	銅(Cu)	
④		導電性樹脂電極（フィラー：Ag）	
⑤		ニッケル(Ni)	
⑥		錫(Sn)	

9. 導電性樹脂電極品における注意事項

本製品は、端子電極の中間層に銀を導体として用いた製品です。
 高温、高湿度環境下で銀によるマイグレーション現象や、腐食性ガスによる問題が
 起こりえるため、予防処置として基板上へコーティング等による保護を行って下さい。

10. 包装

包装は、輸送中又は保管中、コンデンサに損傷の恐れのないように行い、下記事項を記載したラベルを添付する。

テーピング包装は14. テーピング仕様による。

ラベル記載事項

- 1) 検査番号 ※
- 2) 弊社品名
- 3) 部品番号（貴社品名）
- 4) 数量

※ 検査番号の構成

(例)

$\frac{F}{(a)} \frac{5}{(b)} \frac{A}{(c)} - \frac{2}{(d)} \frac{3}{(d)} - \frac{0}{(e)} \frac{0}{(e)} \frac{1}{(e)}$

- (a) 検査工場名を表す
- (b) 検査年（西暦年の最終桁を表す）
- (c) 検査月（A, B, C…1, 2, 3 月，但し I は除く）
- (d) 検査日
- (e) 連番

※ 新検査番号の構成（2019 年 5 月 1 日から順次対応）

(例)

I	F	5	E	2	3	A	0	0	1
(a)	(b)	(c)	(d)	(e)	(f)	(g)			

- (a) Prefix
- (b) 検査工場名を表す
- (c) 検査年（西暦年の最終桁を表す）
- (d) 検査月（A, B, C…1, 2, 3 月，但し I は除く）
- (e) 検査日
- (f) 連番(00～ZZ)
- (g) Suffix(00～ZZ)

※2019 年 1 月以降、新検査番号へ移行しておりますが、出荷拠点により運用開始時期が異なります。移行完了までの間は、従来構成又は新構成のいずれかの検査番号での運用となります。

11. 推奨条件

本製品をご使用の際には、はんだ付け後のフラックスの洗浄性を向上させる為、基板に 1mm 程度のスリットを入れることを推奨いたします。また、洗浄液は、完全に乾燥されていることをご確認の上、ご使用下さるようお願いいたします。

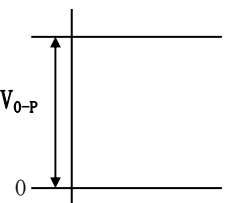
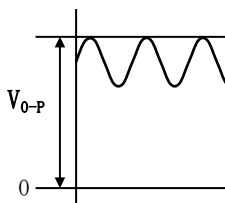
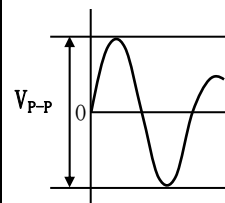
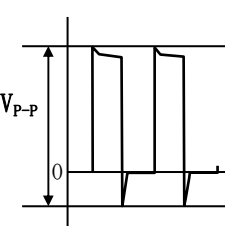
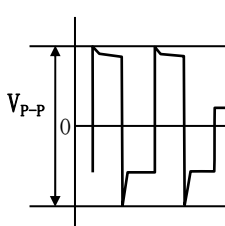
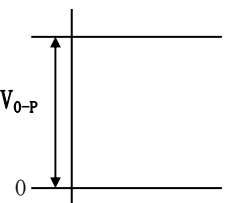
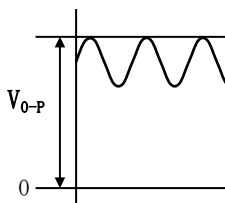
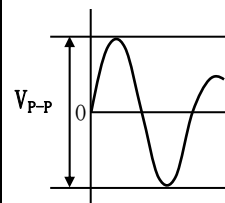
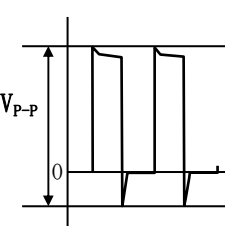
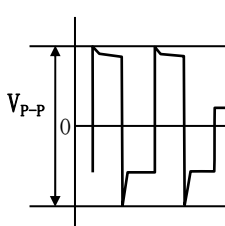
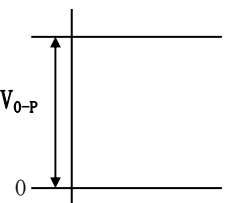
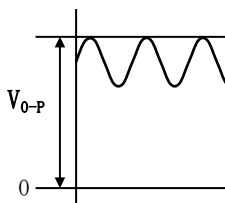
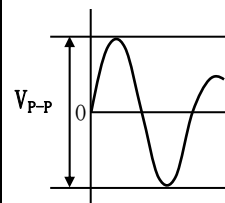
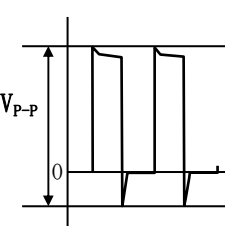
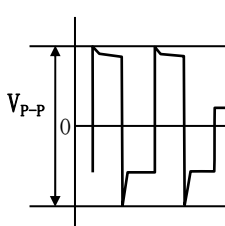
本製品には、高電圧が印加される為、フラックスは活性度の低い（塩素含有率 0.1%以下）ロジン系のものを使用されることを推奨いたします。

12. はんだ付け条件

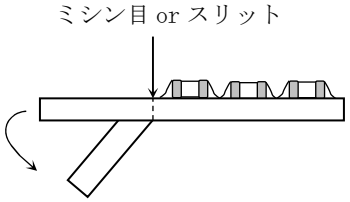
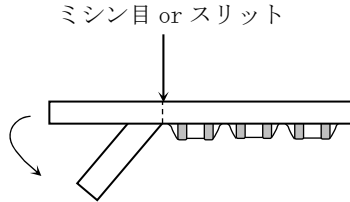
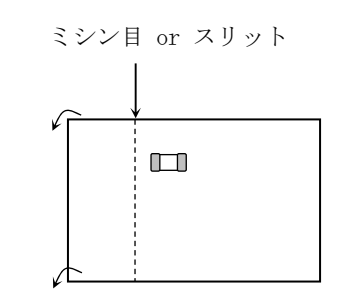
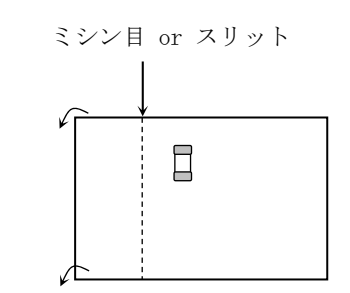
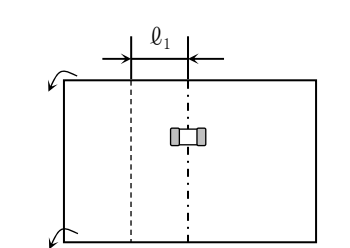
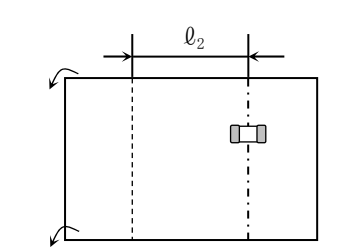
はんだ付け方法は、リフロー方式を限定とします。

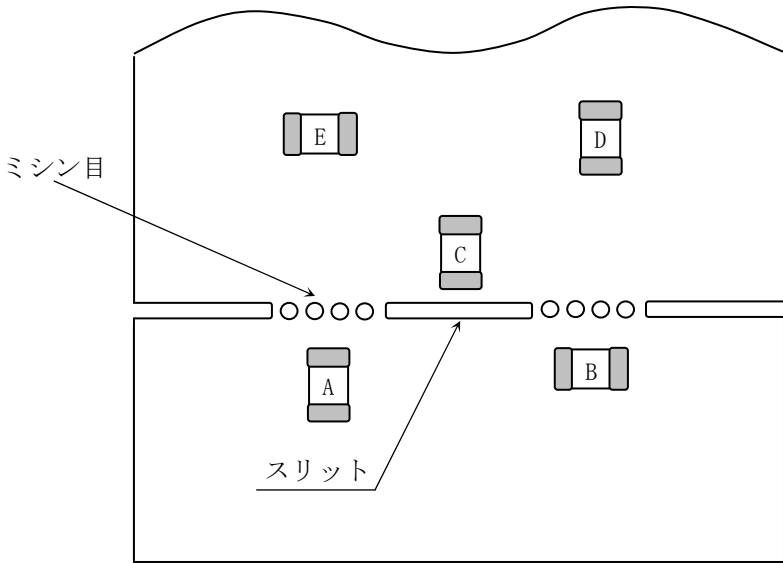
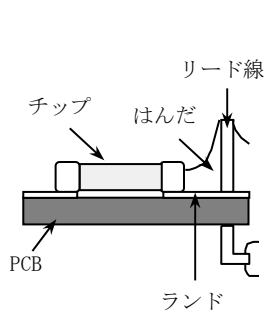
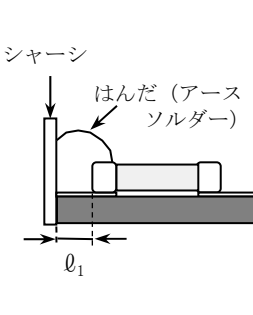
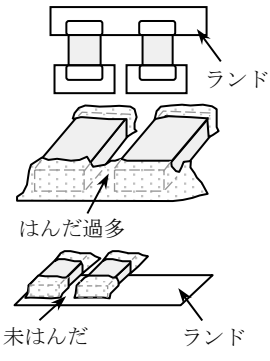
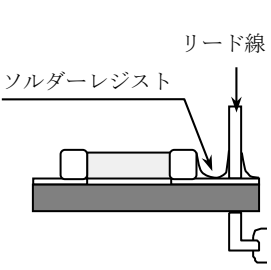
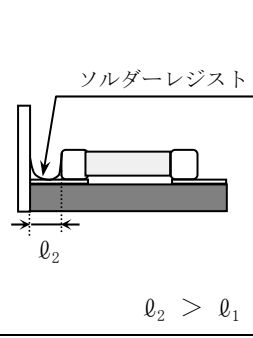
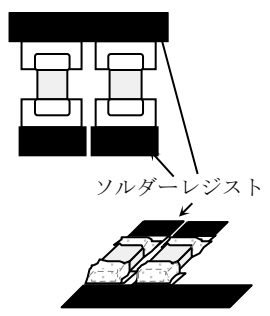
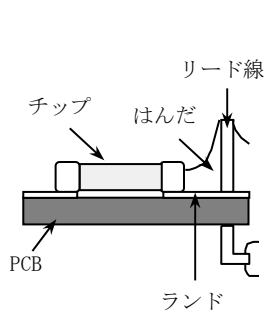
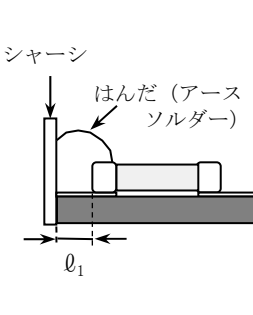
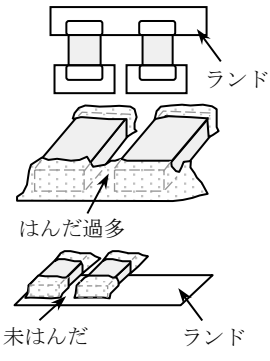
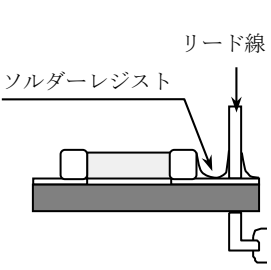
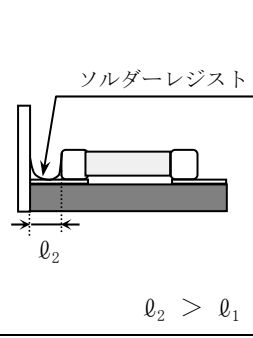
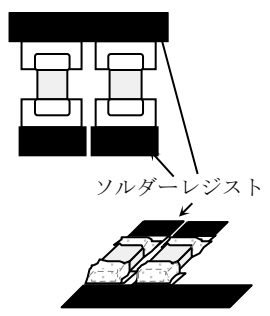
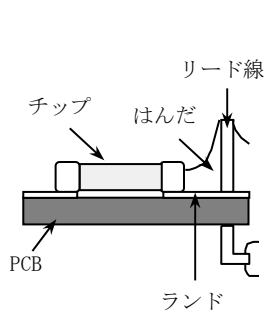
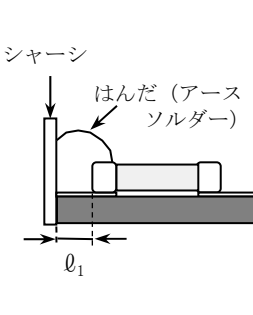
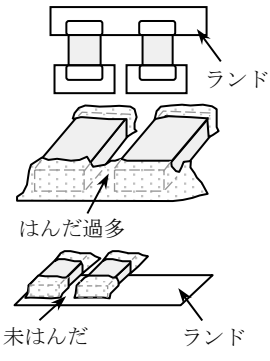
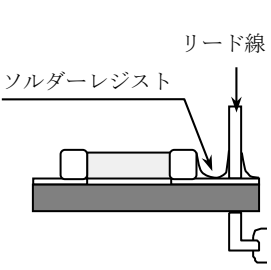
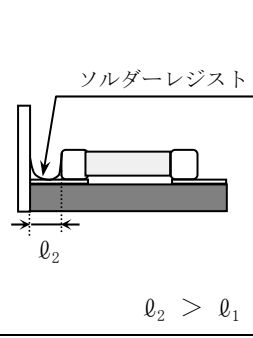
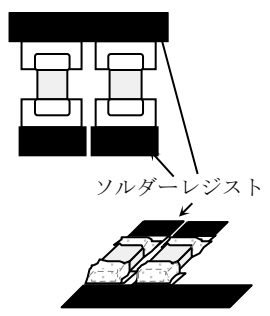
1 3. 使用上の注意

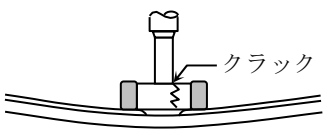
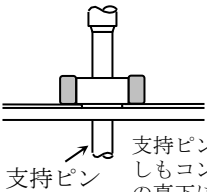
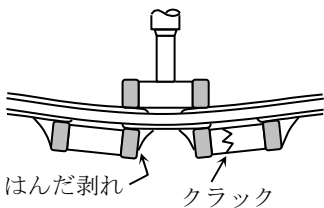
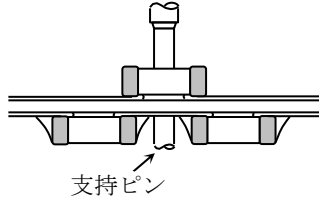
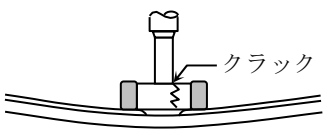
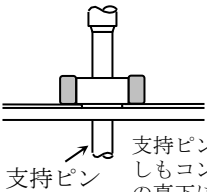
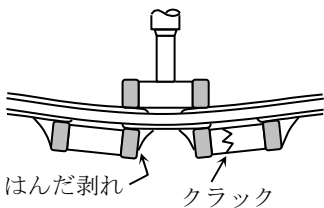
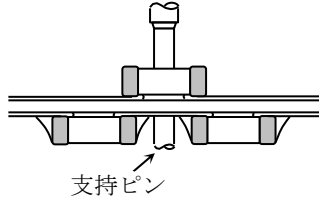
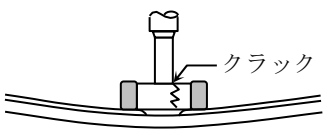
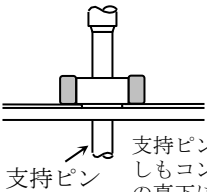
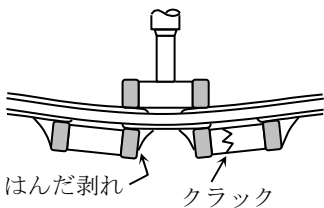
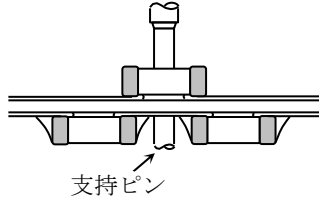
No.	工 程	条 件
1	使用環境 (貯蔵, 保管, 使用, 輸送)	1-1. 貯蔵・保管・使用 コンデンサは、室内温度(5～40℃)、湿度(20～70%RH)の環境下で保管して下さい。その他の気象条件については JIS C 60721-3-1 の分類 1K2 によります。 1) 高温高湿環境下では端子電極の酸化によるはんだ付け性の低下や、テーピング、パッケージングなどの性能劣化が加速される場合がある為、コンデンサは6ヶ月以内に使用して下さい。 また、銀パラジウムおよび銀を含む端子電極品は、酸化または硫化しやすいため開封後できるだけ早く（極力1ヶ月以内）使用して下さい。 2) 6ヶ月が過ぎたものは、はんだ付け性を確認の上、使用して下さい。 保管中は、最小包装単位は開封することなく、納入時の包装の状態で保管して下さい。 短時間であっても上記の温度および湿度条件から外れないようにして下さい。 3) 大気中または雰囲気中の有害ガスによって、端子電極のはんだ付け性の劣化など信頼性を著しく低下させる可能性があります。 コンデンサは、腐食性ガス（硫化水素、二酸化イオウ、塩素、アンモニアなど）の雰囲気を避けて保管して下さい。 4) 直射日光による端子電極の光化学変化や急激な湿度変化による結露から、はんだ付け性の劣化や性能劣化に至る場合がある為、直射日光や結露する場所に保管しないで下さい。 特に樹脂材料を使用している製品は、結露による吸湿で性能に影響を与える場合がある為、保管や移動などの取り扱い時は結露を避けてください。 5) その他の気象条件については、JIS C 60721-3-1 の分類 1K2 によります。 1-2. 輸送上の取扱い 1) コンデンサを輸送する場合、条件によって性能に影響を与える場合があります。（JEITA RCR-2335C 9.2 輸送上の取扱い参照）
2	回路設計  注意	2-1. 使用温度 使用温度は、本納入仕様書に記載の使用温度範囲内で管理して下さい。 特に最高使用温度に注意して下さい。 1) コンデンサには、カテゴリ上限温度（最高使用温度）が設定されています。 使用温度以上の定格温度品を選定する必要があります。また、機器内の温度分布および季節的な温度変動要因も考慮する必要があります。 2) コンデンサの表面温度は、自己発熱分も含み、最高使用温度以下にして下さい。 コンデンサには損失分があり、交流電流が流れることで等価直列抵抗によって自己発熱します。特に、高周波回路では自己発熱量が大きくなりますので注意して下さい。 また、コンデンサの表面温度が自己発熱分を含み、最高使用温度以下の場合でも、自己発熱によるコンデンサの過度の発熱は、コンデンサの特性および信頼性の低下の原因となる場合があります。 コンデンサの自己発熱温度上昇値は、機器への取り付け方法、周囲温度、機器の冷却方式や基板材質・設計などによる放熱の違いによって変わります。 雰囲気温度 25℃での自然対流環境におけるコンデンサ本体の自己発熱温度上昇値が 20℃以下になるような負荷にして下さい。 高周波回路や、高周波リプル電流が流れる等のコンデンサが自己発熱する回路に使用される場合は、上記注意事項に関しご留意ください。（機器が冷却ファン等の自然対流以外の冷却を適用した状態での自己発熱測定では、正確な測定が出来ない場合がありますので、ご注意ください） 3) コンデンサは温度変化によって電気的特性が変化しますので、機器内の温度変化を考慮したコンデンサの選定および設計をして下さい。

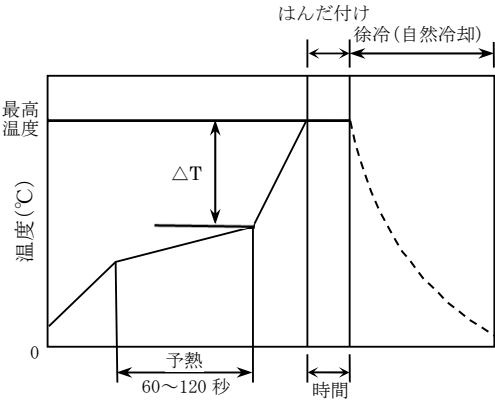
No.	工 程	条 件														
2	回路設計 ⚠ 注意	2-2. 過電圧が印加された場合 コンデンサに過電圧が印加されると、誘電体の絶縁破壊による電氣的ショートが発生する場合があります。尚、不具合に至るまでの時間は、印加電圧および周囲温度によって異なります。 2-3. 使用電圧 1) コンデンサに印加される電圧は、定格電圧以下になるように設計して下さい。また、直流電圧に交流電圧が重畳されている電圧の場合は、尖頭電圧値 (V_{0-P}) が定格電圧以下になるようにして下さい。—— (1), (2) 交流、又はパルス電圧の場合は、尖頭電圧の和 (V_{P-P}) が定格電圧以下になるようにして下さい。—— (3), (4), (5) 電圧を印加または除去する際には過渡的に共振・サージなどの異常電圧が発生する場合があります。この異常電圧も含めて定格電圧以内となるようにご使用ください。 <table><tr><th>電圧の種類</th><th>(1) 直流電圧</th><th>(2) 直流+交流電圧</th><th>(3) 交流電圧</th></tr><tr><td>電圧 測定位置 (定格電圧)</td><td></td><td></td><td></td></tr></table> <table><tr><th>電圧の種類</th><th>(4) パルス電圧 (A)</th><th>(5) パルス電圧 (B)</th></tr><tr><td>電圧 測定位置 (定格電圧)</td><td></td><td></td></tr></table> 2) 定格電圧以下でも、高周波電圧や急峻パルス電圧が連続印加される回路でご使用された場合は、コンデンサの信頼性が低下する場合があります。 3) 直流・交流電圧を印加することによって静電容量が変化しますので、電圧特性を考慮したコンデンサの選定および設計をして下さい。 4) 機器の通常の使用状態における印加電圧の他に、異常電圧（サージ電圧、静電気、スイッチ ON-OFF 時のパルスなど）の印加の可能性についても確認し、定格電圧以下にして下さい。 5) コンデンサを直列に接続して使用する場合は、コンデンサに加わる電圧へのアンバランス分を考慮し、バランスを取る回路（分圧抵抗器など）を付加し、個々のコンデンサへの印加電圧が定格電圧以下になるようにして下さい。 2-4. 使用周波数 コンデンサ（種類 2）を交流回路またはパルス回路で使用する場合、特定の周波数でコンデンサ自身が振動し、ノイズや音が発生する場合があります。	電圧の種類	(1) 直流電圧	(2) 直流+交流電圧	(3) 交流電圧	電圧 測定位置 (定格電圧)				電圧の種類	(4) パルス電圧 (A)	(5) パルス電圧 (B)	電圧 測定位置 (定格電圧)		
電圧の種類	(1) 直流電圧	(2) 直流+交流電圧	(3) 交流電圧													
電圧 測定位置 (定格電圧)																
電圧の種類	(4) パルス電圧 (A)	(5) パルス電圧 (B)														
電圧 測定位置 (定格電圧)																

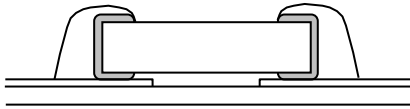
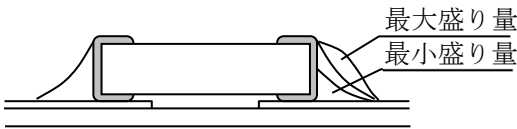
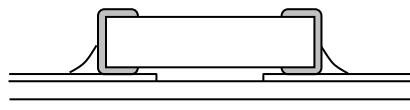
No.	工 程	条 件																								
3	基板設計	コンデンサを基板に取付ける際、使用するはんだ量（フィレットの大きさ）は、取付け後のコンデンサに直接的な影響を与えますので、十分な配慮が必要です。 1) はんだ量が多くなるに従ってコンデンサに加わるストレスが大きくなり、破損及びクラック発生、割れなどの原因になりますので、基板のランド設計に際しては、はんだ量が適正となるように形状及び寸法を設計して下さい。 2) 共通ランドに 2 個以上の部品を取付ける場合は、ソルダーレジストでそれぞれの部品用の専用ランドとなるよう分離して下さい。 3) 形状と推奨ランド寸法 <table><tr><th colspan="4">・リフローはんだ付け (単位：mm)</th></tr><tr><th>形名 記号</th><th>C3225</th><th>C4520</th><th>C4532</th></tr><tr><td>A</td><td>2.0～2.4</td><td>3.1～3.7</td><td>3.1～3.7</td></tr><tr><td>B</td><td>1.0～1.2</td><td>1.2～1.4</td><td>1.2～1.4</td></tr><tr><td>C</td><td>1.9～2.5</td><td>1.5～2.0</td><td>2.4～3.2</td></tr><tr><td>D</td><td>1.0～1.3</td><td>1.0～1.3</td><td>1.0～1.3</td></tr></table>	・リフローはんだ付け (単位：mm)				形名 記号	C3225	C4520	C4532	A	2.0～2.4	3.1～3.7	3.1～3.7	B	1.0～1.2	1.2～1.4	1.2～1.4	C	1.9～2.5	1.5～2.0	2.4～3.2	D	1.0～1.3	1.0～1.3	1.0～1.3
・リフローはんだ付け (単位：mm)																										
形名 記号	C3225	C4520	C4532																							
A	2.0～2.4	3.1～3.7	3.1～3.7																							
B	1.0～1.2	1.2～1.4	1.2～1.4																							
C	1.9～2.5	1.5～2.0	2.4～3.2																							
D	1.0～1.3	1.0～1.3	1.0～1.3																							
		4) 本製品をご使用の際には、はんだ付け後のフラックスの洗浄性を向上させるため、基板に 1mm 程度のスリットを入れることを推奨いたします。また、洗浄液は完全に乾燥されていることをご確認の上ご使用下さるようお願いいたします。 本製品には、高電圧が印加されるため、フラックスは活性度の低い（塩素含有率 0.1%以下）ロジン系のものをご使用されることを推奨いたします。																								

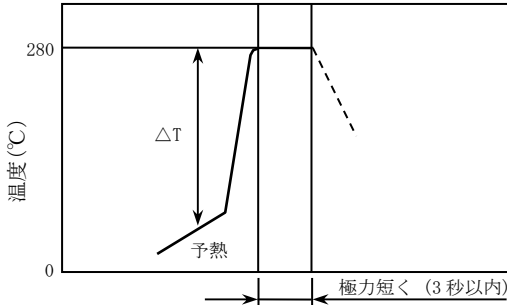
No.	工 程	条 件	
3	基板設計	5) 基板のそり・たわみに対して極力ストレスが加わらないようなコンデンサ配置の推奨例を次に示します。	
		基板のたわみ応力に対し 不利な事例	基板のたわみ応力に対し 有利な事例
はんだ付け面の 方向性		ミシン目 or スリット  はんだ付け面を上面として 山折りする。	ミシン目 or スリット  はんだ付け面を下面として 山折りする。
チップ配置 (方向性)		ミシン目 or スリット 	ミシン目 or スリット 
ミシン目や スリット部分 からの距離		ミシン目やスリットに近い場所 は不利である。  ($l_1 < l_2$)	ミシン目やスリットに近い場所 ほど有利である。  ($l_1 < l_2$)

No.	工 程	条 件												
3	基板設計	6) 割板近辺では、コンデンサの取付け位置によって、機械的応力が変化しますので、次の図を参考にして下さい。  ミシン目 スリット ストレスの大きさ $A > B > E$ $A > D > E$ $A > C$ 基板分割時のコンデンサが受ける機械的ストレスは、プッシュバック<スリット<V溝<ミシン目の順に大きくなります。したがって、コンデンサの配置と同時に分割方法も考慮して下さい。 7) 避けたい事例及び推奨事例 <table><tr><th>事 例</th><th>ディスクリート部品のリード線とランドが共用</th><th>シャーシ近辺の配置</th><th>チップ部品同士の配置</th></tr><tr><td>避けて頂きたい例</td><td></td><td></td><td></td></tr><tr><td>改善例 (ランド分割)</td><td></td><td></td><td></td></tr></table> 8) アルミニウム基板に実装される場合、熱ストレスを大きく受けますので、特別な配慮が必要となります。 実装基板としてアルミニウム基板をご使用される際は、必ずご相談頂けますようお願い申し上げます。	事 例	ディスクリート部品のリード線とランドが共用	シャーシ近辺の配置	チップ部品同士の配置	避けて頂きたい例				改善例 (ランド分割)			
事 例	ディスクリート部品のリード線とランドが共用	シャーシ近辺の配置	チップ部品同士の配置											
避けて頂きたい例														
改善例 (ランド分割)														

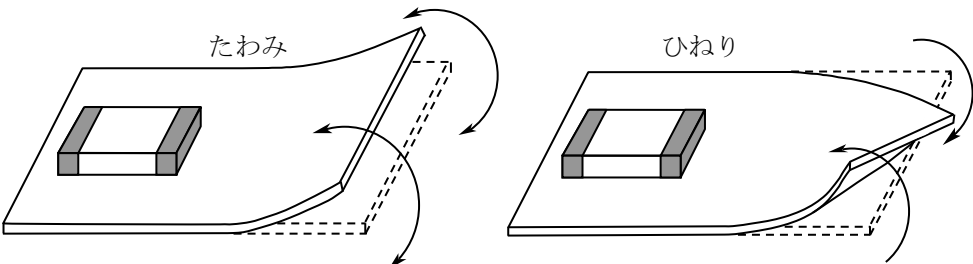
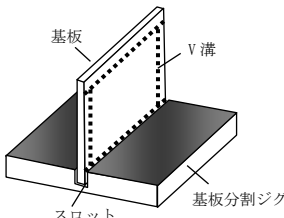
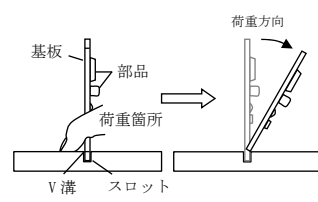
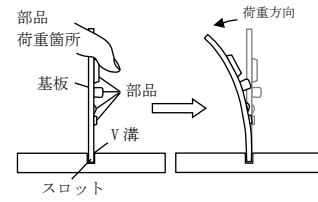
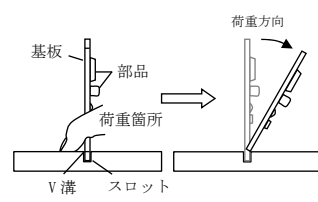
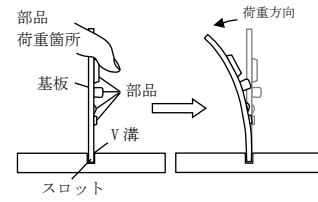
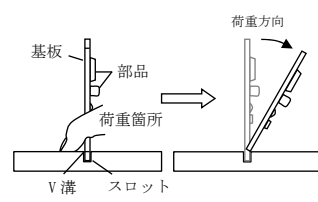
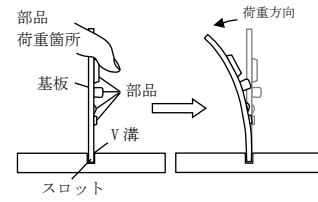
No.	工 程	条 件									
4	装 着	4-1. 装着ヘッドの圧力 吸着ノズルの下死点が低すぎる場合は、実装時、コンデンサに過大な力が加わり、割れの原因となりますので、次の事を参考にしてご使用下さい。 1) 吸着ノズルの下死点は、基板がそらないように基板上面に設定し調整して下さい。 2) 実装時のノズル圧力は、静荷重で1～3Nとして下さい。 3) 吸着ノズルの衝撃で基板のたわみを極力小さくする為に、基板裏面に支持ピンをあてがい、基板のたわみを押さえて下さい。 その代表例を次に示します。 <table border="1"> <thead> <tr> <th></th><th>避けたい事例</th><th>推奨事例</th></tr> </thead> <tbody> <tr> <td>片面実装</td><td>  クラック </td><td>  支持ピンは必ずしもコンデンサの真下に位置しなくてもよい。 </td></tr> <tr> <td>両面実装</td><td>  はんだ剥れ クラック </td><td>  支持ピン </td></tr> </tbody> </table> 位置決め爪が摩耗してくると位置決めの際、コンデンサに加わる機械的衝撃が局部的になり、コンデンサが欠けたり、クラックの発生する場合がありますので、位置決め爪の閉じ切り寸法を管理することと、位置決め爪の保守・点検及び交換は定期的に行って下さい。		避けたい事例	推奨事例	片面実装	 クラック	 支持ピンは必ずしもコンデンサの真下に位置しなくてもよい。	両面実装	 はんだ剥れ クラック	 支持ピン
	避けたい事例	推奨事例									
片面実装	 クラック	 支持ピンは必ずしもコンデンサの真下に位置しなくてもよい。									
両面実装	 はんだ剥れ クラック	 支持ピン									

No.	工 程	条 件															
5	はんだ付け	5-1. フラックスの種類 フラックスはコンデンサの性能に重大な影響をおよぼす場合がありますので、次のことを確認してからご使用下さい。 1) フラックスは、ハロゲン系物質含有量が 0.1wt%（Cl換算）以下のものを使用して下さい。 また、酸性の強いものは使用しないで下さい。 2) コンデンサを基板にはんだ付けする際のフラックスは、必要最小限の量を塗布して下さい。 3) 水溶性フラックスを使用される場合は、特に十分な洗浄を行って下さい。 5-2. はんだ付け方式：リフロー方式 リフローはんだ付け時の推奨温度プロファイルは以下をご参照下さい。 リフローはんだ付け  5-3. リフロー方式はんだ付けの推奨ピーク温度とピーク温度キープ時間 無鉛はんだを推奨しますが、やむを得ず Sn-37Pb はんだを使用する場合は、以下を参考にして下さい。 <table><tr><th rowspan="2">種類 \ 条件</th><th colspan="2">リフローはんだ付け</th></tr><tr><th>最高温度(℃)</th><th>時間(秒)</th></tr><tr><td>無鉛はんだ</td><td>260 以下</td><td>10 以内</td></tr><tr><td>Sn-Pb はんだ</td><td>230 以下</td><td>20 以内</td></tr></table> 《推奨はんだの組成》 無鉛はんだ：Sn-3.0Ag-0.5Cu 5-4. 熱衝撃に対する配慮 1) 予熱条件 <table><tr><th>はんだ付け方式</th><th>許容温度差 (℃)</th></tr><tr><td>リフロー</td><td>ΔT ≤ 130</td></tr></table> 2) 徐冷条件 空気中での自然冷却をおすすめしますが、洗浄等の目的で溶剤に浸せきする場合には、温度差（ΔT）が 100℃以下になるようにして下さい。	種類 \ 条件	リフローはんだ付け		最高温度(℃)	時間(秒)	無鉛はんだ	260 以下	10 以内	Sn-Pb はんだ	230 以下	20 以内	はんだ付け方式	許容温度差 (℃)	リフロー	ΔT ≤ 130
種類 \ 条件	リフローはんだ付け																
	最高温度(℃)	時間(秒)															
無鉛はんだ	260 以下	10 以内															
Sn-Pb はんだ	230 以下	20 以内															
はんだ付け方式	許容温度差 (℃)																
リフロー	ΔT ≤ 130																

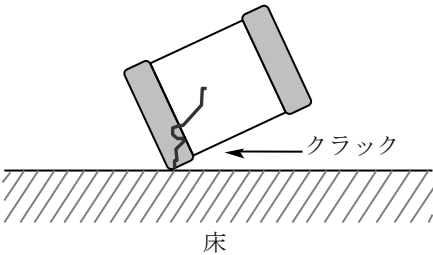
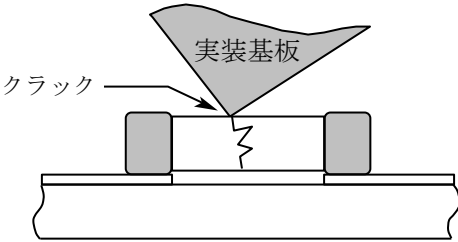
No.	工 程	条 件
5	はんだ付け	5-5. はんだ量 はんだ付け時のはんだ盛量が過多になると、はんだの収縮応力によって機械的・熱的ストレスを受けやすくチップ割れの原因となります。 また、はんだ盛量が過少になると、端子電極固着力が不足し、チップ脱落の原因となり、回路の信頼性に影響を及ぼす場合もあります。 はんだ盛量の代表例を次に示します。 はんだ量過剰  はんだ応力が増大し、クラックが入りやすい。 はんだ量適正  はんだ量不足  固着力が弱く、接続不良、脱落の危険がある。 5-6. Sn-Zn 系はんだ Sn-Zn 系はんだは、コンデンサの信頼性に悪影響を与えます。 Sn-Zn 系はんだをご使用される際は、事前に当社までご連絡ください。 5-7. チップ立ちを防ぐ対策事例 コンデンサのランドに対する装着時の位置ずれは、できる限り小さくなるように配慮して下さい。コンデンサの装着方向が、リフロー方向（基板進行方向）と合致する場合に特にチップ立ちが発生しやすい傾向があります。 JEITA RCR-2335C 付属書 A チップ立ち（ツームストーン現象）を防ぐ対策事例を参照下さい。

No.	工 程	条 件																
6	はんだ付け修正	やむを得ずはんだ付け後に修正する場合は、以下を参考にして下さい。 6-1. はんだこてによる修正 1) はんだこての選択 はんだこての種類及び基板の大きさやランドパターンの形状寸法によっても先端温度は異なります。 はんだこて先の温度が高い場合、はんだ付け作業は早くなりますが、その熱衝撃でクラックが発生する場合がありますので、次の条件内で行って下さい。 こてによるはんだ付け  <table><tr><th colspan="4">はんだこての推奨条件 (Sn-Pb はんだ, 無鉛はんだ共通)</th></tr><tr><th>こて先温度(°C)</th><th>はんだ付け時間(秒)</th><th>ワット数(W)</th><th>こて先形状(mm)</th></tr><tr><td>280 以下</td><td>3 以内</td><td>20 以下</td><td>φ3.0 以下</td></tr></table> ※ 6-2. 熱衝撃に対する配慮に従って、予熱を行って下さい。 2) コンデンサ本体に直接こて先が接触しますと熱衝撃によるひずみが特に大きくなり、クラックが発生する場合がありますので、直接触れないようにして下さい。 3) 取り外した部品は使用しないこと。 6-2. 熱衝撃に対する配慮 <table><tr><th>はんだ付け方式</th><th>許容温度差 (°C)</th></tr><tr><td>はんだこて</td><td>ΔT ≦ 130</td></tr></table>	はんだこての推奨条件 (Sn-Pb はんだ, 無鉛はんだ共通)				こて先温度(°C)	はんだ付け時間(秒)	ワット数(W)	こて先形状(mm)	280 以下	3 以内	20 以下	φ3.0 以下	はんだ付け方式	許容温度差 (°C)	はんだこて	ΔT ≦ 130
はんだこての推奨条件 (Sn-Pb はんだ, 無鉛はんだ共通)																		
こて先温度(°C)	はんだ付け時間(秒)	ワット数(W)	こて先形状(mm)															
280 以下	3 以内	20 以下	φ3.0 以下															
はんだ付け方式	許容温度差 (°C)																	
はんだこて	ΔT ≦ 130																	

No.	工 程	条 件
7	洗 浄	1) 洗浄液が不適切な場合は、フラックスの残渣やその他の異物がコンデンサの表面に付着し、コンデンサの性能（特に絶縁抵抗）を劣化させる場合があります。 2) 洗浄条件が不適切（洗浄不足、洗浄過剰）な場合は、コンデンサの性能を損なう場合があります。 2)-1. 洗浄不足の場合 (1) フラックス残渣中のハロゲン系の物質によって、端子電極などの金属が腐食を生じる場合があります。 (2) フラックス残渣中のハロゲン系の物質が、コンデンサの表面に付着し、絶縁抵抗を低下させる場合があります。 (3) 水溶性フラックスは、ロジン系フラックスに比べて(1)及び(2)の傾向が顕著な場合があります。 2)-2. 洗浄過剰の場合 超音波の場合、出力が大き過ぎたり基板に直接振動が伝わると基板が共振し、基板の振動でコンデンサの本体やはんだにクラックが発生したり、端子電極の強度を低下させる場合がありますので、次の条件で行って下さい。 超 音 波 出 力：20 W/ℓ以下 超 音 波 周 波 数：40 kHz 以下 超 音 波 洗 浄 時 間：5 分間 以下 2)-3. 洗浄液が汚濁すると、遊離したハロゲンなどの濃度が高くなり、洗浄不足と同様の結果を招く場合があります。
8	樹脂コーティング及びモールド	1) 本製品は、端子電極の中間層に銀を導体として用いた製品です。 高温、高湿度環境下で銀によるマイグレーション現象や、腐食性ガスによる問題が起こりえるため、予防処置として基板上へコーティング等による保護を行って下さい。 2) コンデンサを樹脂コーティングする際は実際の機器で品質面の影響を確認して下さい。 3) 樹脂の硬化過程又は自然放置の状態で、有害な分解ガスや反応ガスが発生しますとコンデンサに悪影響をおよぼすこともありますので発生しない事を十分に確認して下さい。 4) 樹脂の硬化温度を確認して下さい。

No.	工 程	条 件				
9	部品実装後の基板 取扱い ⚠ 注意	1) 基板を分割する際に、基板に次の図に示すようなたわみやひねりなどのストレスを与えますと、コンデンサにクラックが発生する場合がありますので、極力ストレスを加えないようにして下さい。  2) 基板分割時は、手割りを避ける専用治工具などで行ってください。 基板を分割する際には、できるだけ基板に機械的ストレスが加わらないようにするため、手割りを避け、次の図に示す基板分割ジグまたは基板分割装置などを使用してください。 (1) 基板分割ジグの例 基板分割ジグの概要を次に示します。推奨事例として、荷重箇所は基板がたわまないジグに近い部分を持ち、部品が付いていない基板面から押して、コンデンサなどの部品には圧縮応力になるように分割します。 また、避けたい事例として、荷重箇所が基板がたわみやすいジグから遠い部分を持った場合、コンデンサに引張り応力が加わり、クラックが発生する原因となります。 ジグ概要  <table><tr><th>推奨事例</th><th>避けたい事例</th></tr><tr><td></td><td></td></tr></table>	推奨事例	避けたい事例		
推奨事例	避けたい事例					
						

No.	工 程	条 件
9	部品実装後の基板 取扱い ⚠ 注意	(2) 基板分割装置の例 基板分割装置の概要を示します。また、原理図のように基板のV溝に支え刃とカット刃を沿うように合わせて、基板を分割します。避けたい事例として、上下の刃が、上下、左右、前後にずれるなどの調整が適切でない場合、コンデンサにクラックが発生する原因となります。 装置概要 原理図 断面図

No.	工 程	条 件
10	単品部品の取扱い	1) コンデンサは落下衝撃により、破損やクラックが入る場合がありますので、落下したコンデンサは使用しないで下さい。 特に、形状の大きいコンデンサは破損やクラックが入りやすい傾向にありますのでご注意ください。  2) 実装後の基板の積み重ね保管や取扱い時に、基板の角がコンデンサに当たり、その衝撃で破損やクラックが発生し、絶縁抵抗の低下などに至る場合もあります。 
11	コンデンサの静電容量の経時変化	コンデンサ（種類 2）には、静電容量の経時変化（エージング特性）があります。時定数回路には使用できない場合がありますので、サンプル等でご確認下さい。
12	コンデンサの推定寿命および推定故障率	コンデンサの推定寿命または推定故障率は、温度と電圧に依存し加速寿命式（JEITA RCR-2335C 付属書 F 参照）より算出できます。（電圧加速係数 3 乗則、温度加速係数 10℃則） 温度および電圧を低減することで故障率を低下する事ができますが、寿命または故障率を保証するものではありません。

No.	工 程	条 件
13	機器稼働中の確認事項	1) 機器稼働中は、コンデンサに直接手を触れないでください。 機器稼働中にコンデンサに端子に触れると感電する場合があります コンデンサには、電荷が蓄えられており、人体を伝わって放電します。 なお、無通電中でもコンデンサに電荷が蓄えられている場合があるので、コンデンサに触れる場合には、放電抵抗を用いて完全に放電した後に行ってください。 2) コンデンサの端子間を導電体でショートさせないでください。 また、酸、アルカリ水溶液などの導電性溶液をコンデンサにかけないでください。 機器稼働中に導電体でコンデンサの端子間をショートさせたり、コンデンサに酸、アルカリなどの電性の水溶液をかけると、回路がショート状態となり、コンデンサが破壊する場合があります。 3) コンデンサを取り付けたセットの設置環境及び稼働環境を確認してください。 次の環境下では、機器は使用しないでください。 ①コンデンサに、水分又は油がかかる環境。 ②コンデンサに、直接日光が当たる環境。 ③コンデンサに、オゾン、紫外線及び放射線が照射される環境 ④腐食性ガス（硫化水素、二酸化イオウ、塩素アンモニアなど）に晒される環境。 ⑤振動又は衝撃条件がコンデンサのカタログ又は納入仕様書に既定の値を超える環境。 ⑥結露するよう環境の変化。
14	その他  注意	本仕様書に記載の製品は、一般電子機器（AV 機器、通信機器、家電機器、アミューズメント機器、コンピュータ機器、パーソナル機器、事務機器、計測機器、産業用ロボット）に汎用標準的な用途で使用され、また、当該一般電子機器が、通常の使用、使用方法で用いられることを意図しております。高度な安全性や信頼性が必要とされ、または機器の故障、誤動作、不具合が人への生命、身体や財産等に損害を及ぼす恐れがあり、もしくは社会的に甚大な影響を与える恐れのある以下の用途（以下特定用途）への適合性、性能発揮、品質を保証するものではありません。本仕様書の範囲、条件を超え、または特定用途に使用されたことにより発生した損害等については、その責任を負いかねますのでご了承ください。本仕様書の範囲、条件を超え、または特定用途での使用を予定されている場合、事前に弊社窓口までご相談ください。お客さまの用途に合わせ、本仕様書掲載の仕様とは別の仕様について協議させていただきます。 ①航空、宇宙機器 ②輸送用機器（自動車、電車、船舶等） ③医療用機器（薬事法分類 クラスⅠ、Ⅱを除く） ④発電制御用機器 ⑤原子力関係機器 ⑥海底機器 ⑦交通機関制御機器 ⑧公共性の高い情報処理機器 ⑨軍事用機器 ⑩電熱用品、燃焼機器 ⑪防災、防犯機器 ⑫各種安全装置 ⑬その他特定用途と認められる用途 なお、本製品を使用する機器の設計にあたっては、当該機器の使用用途および態様に応じた保護回路・装置の確保やバックアップ回路を設ける等してください。

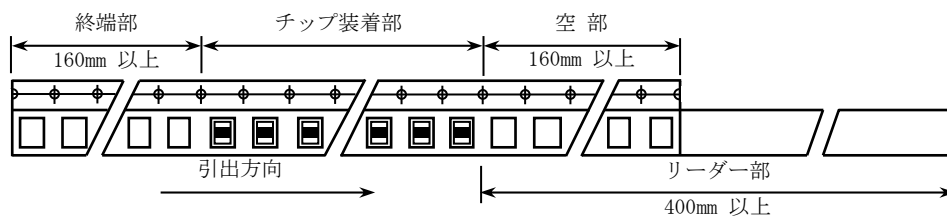
1 4. テーピング仕様

1. テーピングの寸法及び構成

1-1. テーピングの寸法

付図－3，4による。

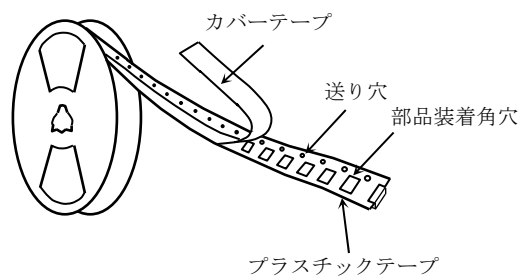
1-2. リーダー部テープ及び終端部テープ



1-3. リール寸法

付図－5，6による。

1-4. テーピングの構成



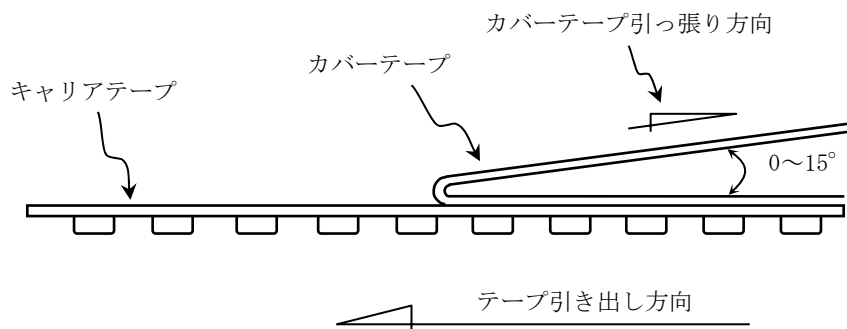
2. テーピングの数量

詳細につきましては，TDK web をご参照下さい。

3. テーピングの性能

3-1. カバーテープ剥離強度

$0.05\text{N} < \text{剥離強度} < 0.7\text{N}$



3-2. 最小曲げ半径

テーピングは半径 30mm で曲げてもチップの脱落やキャリアテープの破損などの異常があつてはならない。

3-3. 部品の欠落数

部品の欠落数は、リールの総部品数の 0.1% 以下とする。

3-4. チップのカバーテープへの付着

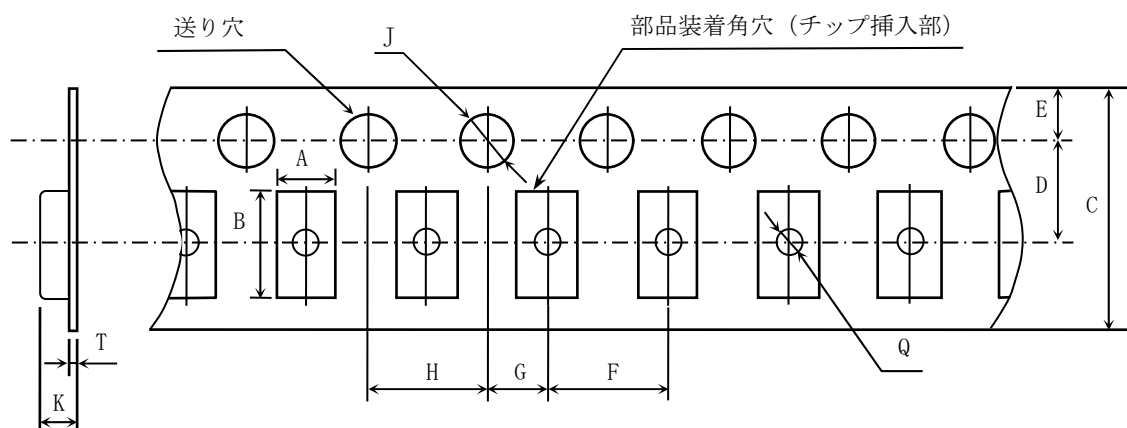
チップはカバーテープに付着せず、フリーな状態にあることとする。

3-5. 角穴のバリなど

カバーテープを剥がした時、チップコンデンサは角穴とのクリアランスやバリ、ツブレなどのために取り出しが困難であったり、吸着ノズルにキャリアテープのくずが吸着してノズル穴を埋めてしまうなどの無きこととする。

付図－ 3

プラスチックテープ



(単位：mm)

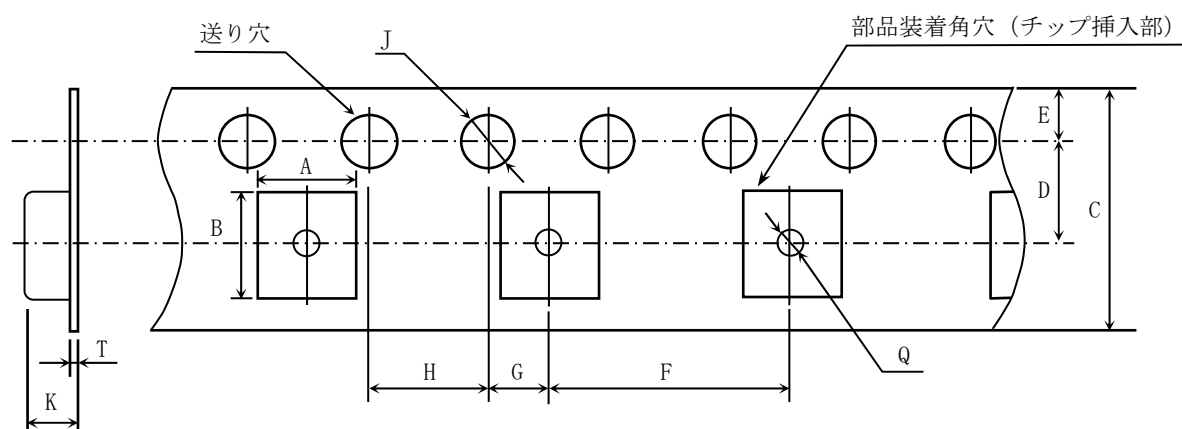
記号 形名	A	B	C	D	E	F
C3225	(2.90)	(3.60)	12.00±0.30	5.50±0.05	1.75±0.10	4.00±0.10
記号 形名	G	H	J	K	T	Q
C3225	2.00±0.05	4.00±0.10	∅ 1.50 $^{+0.10}_0$	3.40 以下	0.60 以下	∅ 0.50 以上

() 内は参考値とする。

底穴無し場合があります。底穴が必須の場合はお問い合わせ下さい。

付図－ 4

プラスチックテープ



(単位：mm)

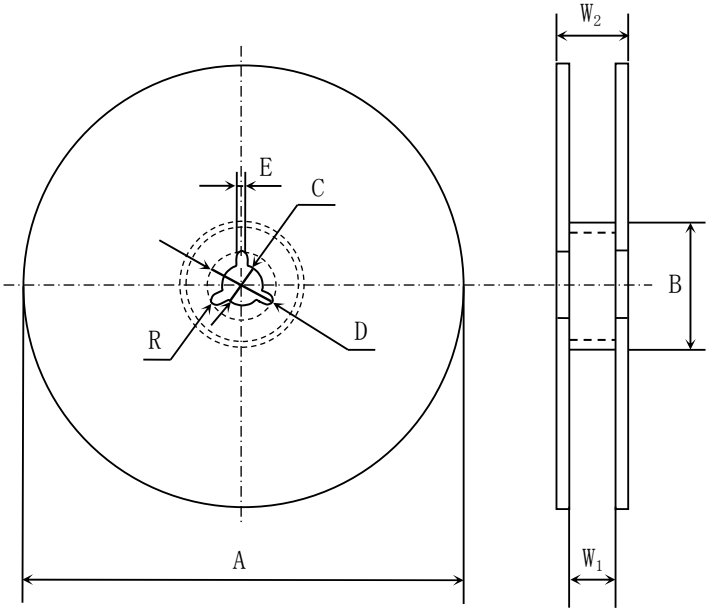
記号 形名	A	B	C	D	E	F
C4520	(2.50)	(5.10)	12.0±0.30	5.50±0.05	1.75±0.10	8.00±0.10
C4532	(3.60)	(4.90)				
記号 形名	G	H	J	K	T	Q
C4520	2.00±0.05	4.00±0.10	∅ 1.50 $^{+0.10}_0$	6.50 以下	0.60 以下	∅ 1.50 以上
C4532						

() 内は参考値とする。

底穴無し場合があります。底穴が必須の場合はお問い合わせ下さい。

付図－ 5

リール寸法 (材質：ポリスチレン)



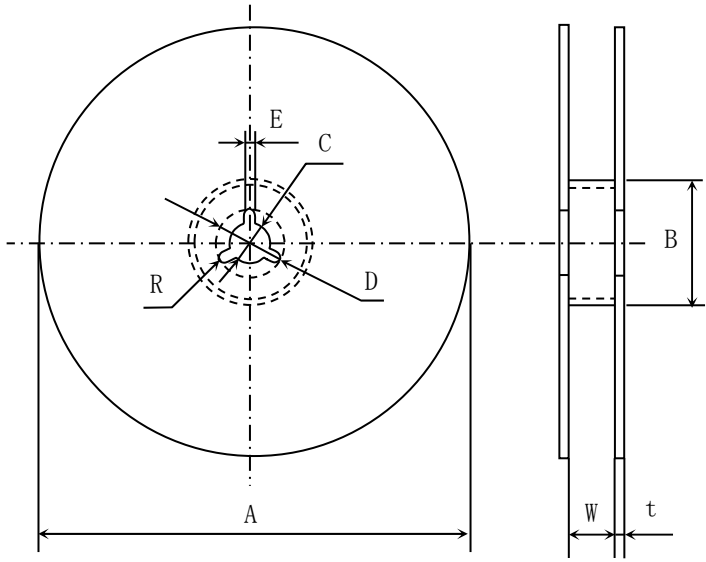
(単位：mm)

記 号	A	B	C	D	E	W1
寸 法	φ 178±2.0	φ 60±2.0	φ 13±0.5	φ 21±0.8	2.0±0.5	13.0±0.3

記 号	W2	R
寸 法	17.0±1.4	1.0

付図－ 6

リール寸法 (材質：ポリスチレン)



(単位：mm)

記 号	A	B	C	D	E	W
寸 法	φ 382 以下 (公称 φ 330)	φ 50 以上	φ 13±0.5	φ 21±0.8	2.0±0.5	14.0±1.5

記 号	t	R
寸 法	2.0±0.5	1.0